

# Réunion ACI Alidecs

## 14 juin 2006

June 8, 2006

### Programme

- 10h - 10h45: Florence Maraninchi “Components for Embedded Systems: Some Basic Notions Behind Heterogeneous Models-of-Computation”. Travail en cours. (en col. avec Tayeb Bouhadiba)
- 11h - 11h45: Massimo Tivoli, “Adaptor synthesis for real-time components” (en col. avec Pascal Fradet, Alain Girault, Grégor Goessler).
- 13h - 13h45: Cooperative Threads and Preemptive Computations”. Frédéric Boussinot (avec Frédéric Dabrowski).
- 13h45 - 14h: Marc Pouzet, “The logical semantics for signals and modes”
- 15h - 17h: Discussion; préparation du rapport à mi-parcours.

### Participants

- Florence Maraninchi, Tayeb Bouhadiba, Pascal Raymond, Louis Mandel (VERIMAG)
- Marc Pouzet (LRI)
- Frédéric Boussinot (INRIA Sophia)
- Alain Girault, Pascal Fradet, Massimo Tivoli, Gregor Goessler, Gwénael Delaval (INRIA Grenoble)
- Thérèse Hardin (à confirmer)?